**Enlace de Ejercicio 4.3 integrado en FPGA**

[Ejercicio 4.3.mp4](https://1drv.ms/v/c/A91684B1800E5F52/EeigJsorqEpOipacnIDVEjkBjgoTsfi_LXsPeAHUyVUHfw?e=7Mi3co)